



رمزنگاری مقاوم در برابر دستکاری

سید امیر مرتضوی

sa.mortezavi@gmail.com

چکیده

بررسی امنیت سامانه‌های رمزنگاری در برابر انواع حملات پیاده‌سازی، شامل حملات فعال و غیرفعال، با توجه به کثرت این نوع از حملات در دنیای واقعی بسیار حائز اهمیت است. از سال‌های ۲۰۰۰ میلادی به بعد رمزنگاران تلاش برای مدل‌سازی حملات فعال و غیرفعال به پیاده‌سازی الگوریتم‌های رمزنگاری را آغاز کردند. ابتدا مهاجمینی با توانایی دسترسی به اطلاعات ناشی از مشخصه‌های مخفی سامانه‌های رمزنگاری مورد بررسی قرار گرفتند که تلاشی برای مدل‌سازی حملات کانال جانبی نظیر حملات تحلیل توانی بودند که منجر به رمزنگاری مقاوم در برابر نشست شد. سپس حملات دستکاری در مشخصه‌های سامانه‌های رمزنگاری مورد توجه قرار گرفت که منجر به رمزنگاری مقاوم در برابر دستکاری شد. یکی از ابزارهای رمزنگاری پیشنهادشده برای مقابله با انواع دستکاری استفاده از کدهای چکش‌ناپذیر است که در برابر تغییرات دستکاری مقاوم هستند.

در این سخنرانی کدهای چکش‌ناپذیر و امنیت چکش‌ناپذیری تعریف و بررسی خواهند شد. به عنوان نمونه سامانه کدگذاری با امنیت چکش‌ناپذیری پیوسته FMNV معرفی خواهد شد. سامانه کدگذاری FMNV اولین سامانه کدگذاری با امنیت چکش‌ناپذیری پیوسته است که در آن مهاجم توانایی اجرای حملات دستکاری متعددی را دارد. سامانه‌های کدگذاری با امنیت چکش‌ناپذیری پیوسته می‌توانند با سایر سامانه‌های رمزنگاری ترکیب شده و این سامانه‌ها را در برابر حملات دستکاری به سامانه محافظت کنند.

کلمات کلیدی

امنیت اثبات‌پذیر، دستکاری، چکش‌ناپذیری، رمزنگاری مقاوم در برابر دستکاری.

۱- مقدمه

... می‌توانند اطلاعات ناشی را فراهم کنند. برای اولین بار در دهه ۹۰ میلادی کوچر در [۳، ۴] حملات کانال جانبی را بیان کرد که در مقاله اول حملات زمانی مطرح و در مقاله دومی حملات توانی ساده معرفی شدند. هم‌زمان با وقوع حملات کانال جانبی بحث مقابله با حملات کانال جانبی نیز مطرح شد. هدف مقابله، ایجاد تغییراتی در پیاده‌سازی بود تا پیاده‌سازی‌ها را در برابر حملات کانال جانبی امن کنند و انواع روش‌های مقابله با حملات کانال جانبی در مقالات ابداع شدند. هدف روش‌های مقابله با حملات کانال جانبی، جلوگیری و یا بی‌ثمر کردن اطلاعات ناشی است. استفاده از روش‌های اثبات‌پذیر برای مقابله با حملات کانال جانبی ایده‌ای بود که مورد توجه محققان قرار گرفت. مرجع [۵] نمونه‌هایی از کارهای اولیه در این ارتباط است. اولین کار جدی در این راستا در سال ۲۰۰۳ در [۶] معرفی شد که در آن میکالی و همکارانش اولین مدل نشست اطلاعات را بیان

ایده سامانه‌های رمزنگاری اثبات‌پذیر بعد از مقاله دیفی هلمن [۲] مطرح شد و انواع مختلف سامانه‌های رمزنگاری با امنیت قابل‌اثبات مطرح شدند. این سامانه‌ها با قبول بعضی فرضیات امنیت سامانه را اثبات می‌کردند ولی هیچ‌گونه ضمانتی برای امنیت در برابر حملات پیاده‌سازی نداشتند. حملات پیاده‌سازی در دو شکل فعال و غیرفعال بر پیاده‌سازی سامانه‌های رمزنگاری اعمال می‌شود. حملات غیرفعال نظیر حملات کانال جانبی از ضعف‌های موجود در پیاده‌سازی سامانه‌ها استفاده می‌کردند. حملات کانال جانبی از اطلاعات کمکی حاصل از اندازه‌گیری و پردازش مشخصه‌هایی از سامانه استفاده می‌کنند. به این نوع اطلاعات، اطلاعات ناشی می‌گویند. مشخصه‌های مختلف سامانه از قبیل زمان پردازش، توان مصرفی، دما، تشعشعات مغناطیسی، صدا و

* برخی از مطالب این گزارش از مرجع [۱] ذکر می‌شود.

کردند و سعی کردند تعاریف مفاهیم رمزنگاری اثبات‌پذیر نظیر توابع یک‌طرفه و مولد کلید و ... را به مدل مقاوم در برابر نشت بسط دهند. در ادامه مدل‌های مختلفی برای نشت اطلاعات در مقالات بیان شدند که این مدل‌ها در نوع ویژگی‌های مورد نظر برای تابع نشت با یکدیگر تفاوت دارند. در مقالات [۷, ۸] انواع مختلفی از مدل‌های نشت بحث شده است.

در حین تلاش برای مدل‌سازی حملات نشت تلاش‌هایی برای مدل‌سازی حملات دستکاری توسط مهاجمین فعال نیز انجام یافته است. در این مدل‌سازی سعی بر این است که مهاجمی با توانایی دستکاری و تغییر در سامانه فرض شود و سامانه رمزنگاری را در برابر این نوع مهاجم امن بکنیم. سامانه رمزنگاری مقاوم در برابر دستکاری^۱ سامانه‌ای است که در آن مهاجم فعالی در نظر گرفته می‌شود که توانایی دستکاری و یا تغییر بعضی از مشخصه‌های سامانه رمزنگاری را دارد. دستکاری در هر یک از مشخصه‌های سامانه از قبیل کلید مخفی و متغیرهای تصادفی می‌تواند رخ دهد. در [۹] اثر تغییر دستکاری در منبع تصادفی سامانه بررسی شده است و در [۱۰] اثر تغییر کلید مخفی سامانه مورد بررسی قرار گرفته است.

در [۹] فرض شده است که مهاجم توانایی تغییر توزیع منبع تصادفی سامانه به منبع تصادفی دیگری را دارد. البته مهاجم توانایی تغییر دلخواه منبع تصادفی را ندارد، زیرا در این صورت مهاجم می‌تواند با انتخاب منبع ثابت، سامانه رمزنگاری احتمالاتی را به سامانه رمزنگاری تعینی تبدیل کند و امنیت تمایزناپذیری در این حالت دیگر معنی ندارد. در این مقاله نشان داده شده است که با تغییر توزیع منبع تصادفی سامانه، امنیت برای رمزگذاری متقارن، رمزگذاری نامتقارن و پروتکل‌های هیج‌آگاهی و تعهد وجود نداشته ولی می‌توان امضای دیجیتال ایمنی را داشت. در این مقاله فرض می‌شود که ویروسی در سامانه موجود است که می‌تواند رسته‌بیت تصادفی را به رسته‌بیت دستکاری شده تغییر بدهد. این ویروس با مهاجم در ارتباط نیست و به صورت برخط رسته‌بیت را تغییر می‌دهد و در نتیجه مهاجم می‌تواند امنیت تمایزناپذیری را نقض کند.

یک روش مقابله با حملات فعال دستکاری کلید سعی در شناسایی عملیات دستکاری در سامانه است. به‌طوری که اگر کلید مخفی sk سامانه به $T(sk)$ کلید تبدیل شود، سامانه متوجه این دستکاری شده و متوقف می‌شود و به اصطلاح وارد سبک انتحاری می‌شود و دیگر به سایر پرسن‌های دستکاری جوابی نخواهد داد.

در [۱۱] کامپایلری معرفی شده است که هر مدار رمزنگاری را به مدار دیگری تبدیل می‌کند که قابلیت شناسایی دستکاری در کلید و سایر مشخصه‌های سامانه رمزنگاری را دارد. اگر مدار سامانه رمزنگاری را $CS(st)$ نشان دهیم که در آن st حالت اولیه سامانه است. این کامپایلر مدار CS را به مدار CS' با حالت اولیه جدید st' تبدیل می‌کند. مهاجم به سامانه جدید CS' دسترسی دارد و می‌تواند تابع دستکاری خود را انتخاب و سامانه جدید را راه‌اندازی کند. در این کامپایلر امضای دیجیتال حالت اولیه st برابر st' است و به این ترتیب هر تغییری در حالت اولیه جدید شناسایی می‌شود ولی باید فرض کنیم که مهاجم توانایی دستکاری کلید مخفی امضا گذار را ندارد.

در [۱۰] راه‌حل بدون نیاز به کلید و مبتنی بر کدهای چکش‌ناپذیر ارائه شده است که در این روش نیازی به داشتن کلید مخفی مقاوم (لازم برای تأیید امضا و شناسایی دستکاری) در برابر دستکاری نیست. کدهای چکش‌ناپذیر از

لحاظ ساختاری شبیه به کدهای تصحیح خطا هستند. کدهای چکش‌ناپذیر، کدهایی هستند که با اعمال دستکاری توسط مهاجم و تغییر کلمه‌کد معتبر به کلمه‌کد دستکاری شده، پیام حاصله همان پیام اولیه و یا پیامی مستقل از پیام اولیه باشد.

اولین کد چکش‌ناپذیر در [۱۰] معرفی شده است که در آن مهاجم توانایی دستکاری بیت به بیت کلید مخفی را به شکل مستقل از هم دارد. یعنی مهاجم برای هر بیت کلید می‌تواند تصمیم بگیرد که آن بیت صفر یا یک باشد و یا ثابت و یا مکمل بشود و برای بیت دوم به صورت مستقل از بیت قبلی تصمیم‌گیری می‌شود. مهاجم باید بین توابع دستکاری مجاز تابعی را انتخاب و دستکاری را انجام دهد.

می‌توان نشان داد که در این کد چکش‌ناپذیر محدودیت‌های زیادی برای انتخاب الگوریتم دستکاری وجود دارد و برای مثال با انتخاب مجموعه تمام الگوریتم‌های PPT که مجموعه مورد علاقه ما است هیچ کد چکش‌ناپذیری در این مدل نمی‌توان داشت. برای مقابله با این محدودیت‌ها در [۱۲] کد چکش‌ناپذیر جدیدی ارائه شده است که در آن کلمه‌کد دارای دو بخش A, B است و مهاجم می‌تواند به صورت مستقل از هم الگوریتم دستکاری را به دو بخش کلمه‌کد اعمال کند. در این طرح از اثبات‌های هیج‌آگاهی غیرتعاملی^۲ استفاده شده است. این طرح به کد تفکیک‌شده دو حالت^۳ مشهور است و در مقالات کاربرد بسیار زیادی دارد.

کدهای چکش‌ناپذیر در مدل بیت‌مبنای^۴ در [۱۰] معرفی شده‌اند و کدهای چکش‌ناپذیر برای دستکاری قالب‌مبنای^۵ در [۱۳] بررسی شده‌اند. در [۱۴] با فرض وجود تابع یک‌طرفه^۶ کامپایلری معرفی شده است که هر کد چکش‌ناپذیر تفکیک‌شده دو حالت را به کد چکش‌ناپذیر با نرخ 1 در مدل استاندارد محاسباتی تبدیل می‌کند. در [۱۵] نشان داده شده است که برای هر خانواده از توابع دستکاری F با اندازه $|F| \leq 2^{poly(n)}$ یک کد چکش‌ناپذیر کارایی وجود دارد که در برابر تمام توابع دستکاری $f \in F$ مقاوم است.

کدهای چکش‌ناپذیر از دید مهاجم نظر به اطلاعاتی^۷ نیز در مراجع مختلفی از قبیل [۱۶] بررسی شده‌اند. در [۱۷] کد چکش‌ناپذیر کارایی با نرخ 1 در مدل تئوری اطلاعاتی برای یک خانواده از توابع جایگشتی معرفی شده است و در [۱۸] کد چکش‌ناپذیر تفکیک‌شده در مدل تئوری اطلاعاتی با نرخ کدینگ ثابتی معرفی شده است.

۲- حملات دستکاری

حملات دستکاری^۸ جزو حملات فعال پیاده‌سازی هستند. در این حملات مهاجم توانایی دسترسی به بعضی از مشخصه‌های داخلی سامانه رمزنگاری را دارد و می‌تواند برخی از این مشخصه‌ها را تغییر و یا دستکاری کند و با مشاهده رفتار سامانه بعد از اعمال این تغییرات، عملیات تحلیل رمزنگاری را انجام دهد. این دسته از حملات فعال با روش‌های نرم‌افزاری و سخت‌افزاری قابل اعمال هستند. در حوزه نرم‌افزار مهاجم می‌تواند با نفوذ در داخل رایانه، برخی از خانه‌های حافظه رایانه را تغییر دهد و به این ترتیب حمله دستکاری را انجام می‌دهد. در حوزه سخت‌افزار نیز می‌توان با اعمال تغییراتی در توان مصرفی سامانه، تداخلات الکترومغناطیسی، دسترسی مستقیم به داخل سامانه و تغییر در بعضی از مشخصه‌ها و ... دستکاری را انجام داد. حملاتی نظیر حملات کلید مرتبط^۹ و حملات تزریق خطا^{۱۰} می‌توانند جزو حملات دستکاری طبقه‌بندی شوند.

به شاخه‌ای از رمزنگاری که در آن مهاجم تعریف شده، توانایی دستکاری م‌شخصه‌های سامانه رمزنگاری را دارد، رمزنگاری مقاوم در برابر دستکاری^{۱۳} اطلاق می‌شود.

برای آشنایی بیشتر با حملات دستکاری، ابتدا حمله دستکاری از نوع تزریق خطا به سامانه امضای دیجیتال RSA را در ادامه بررسی خواهیم کرد. در این حمله نشان داده شده است که چگونه با اعمال خطا، حتی یک بیت خطا در حین عملیات وارسی امضای دیجیتال، می‌توان به سامانه امضای دیجیتال RSA حمله کرد و یا به عبارت دقیق‌تر نمای توان‌رسانی N در امضای دیجیتال RSA را تجزیه کرد.

۲-۱- حمله تزریق خطا به سامانه RSA

سامانه امضای دیجیتال RSA را با $N = pq$ و کلید عمومی e, N و کلید خصوصی d را در نظر می‌گیریم. امضای دیجیتال برای پیام $m \in \mathbb{Z}_N^*$ (عدد صحیحی در بازه 1 تا N) برابر است با $S = m^d \bmod N$.

امنیت این امضای دیجیتال بر پایه سختی تجزیه عدد N است. البته امنیت امضای دیجیتال RSA در مدل پیشگوی تصادفی و بر اساس سختی مسئله RSA در [۱۹] اثبات شده است که این فرض از سختی مسئله تجزیه عدد N فرض قویتری است.

در پیاده‌سازی‌های عملی سامانه RSA، برای افزایش کارایی محاسبات عملیات نمایی $S = m^d \bmod N$ به طور معمول از قضیه باقیمانده چینی (CRT)^{۱۴} استفاده می‌شود. با صرف‌نظر از جزئیات داریم:

$$\begin{aligned} S_p &= m^d \bmod p = m^{d \bmod (p-1)} \bmod p \\ S_q &= m^d \bmod q = m^{d \bmod (q-1)} \bmod q, \end{aligned}$$

مقادیر a, b به نحوی انتخاب می‌شوند که:

$$\begin{aligned} a &= 1 \bmod p \text{ and } a = 0 \bmod q \\ b &= 0 \bmod p \text{ and } b = 1 \bmod q, \end{aligned}$$

در نتیجه خواهیم داشت:

$$S = m^d \bmod N = [(aS_p + bS_q) \bmod N].$$

می‌توان نشان داد که با این روش سرعت عملیات تولید امضا در مقایسه با روش تولید امضا بدون استفاده از CRT در حدود چهار برابر سریعتر می‌شود [۲۰].

فرض کنیم دو امضای دیجیتال بر روی پیام دلخواه $m \in \mathbb{Z}_N^*$ داشته باشیم:

$$\begin{aligned} S &= aS_p + bS_q \bmod N \\ \hat{S} &= a\hat{S}_p + b\hat{S}_q \bmod N. \end{aligned}$$

فرض کنید که S یک امضای دیجیتال بدون خطا ولی \hat{S} امضای خطاداری باشد که در آن تنها در طی محاسبه مؤلفه \hat{S}_p خطایی رخ داده باشد و مؤلفه دوم بدون خطا محاسبه شده باشد؛ یعنی $S_q = \hat{S}_q$ و $S_p \neq \hat{S}_p$ باشد. خطا می‌تواند به صورت تصادفی و یا عمدانه توسط مهاجمی اعمال شده باشد.

در این حالت خواهیم داشت:

$$\begin{aligned} S - \hat{S} &= (aS_p + bS_q) - (a\hat{S}_p + b\hat{S}_q) \\ &= a(S_p - \hat{S}_p). \end{aligned}$$

با توجه به روابط بالا داریم:

$$\gcd(S - \hat{S}, N) = \gcd(a(S_p - \hat{S}_p), N) = q,$$

به این ترتیب عدد N می‌تواند تجزیه شود (در آخرین رابطه از عبارت $a = 0 \bmod q$ استفاده شده است) [۲۱].

۲-۲- دستکاری رشته بیت تصادفی سامانه رمزنگاری

در [۹] امنیت سامانه‌های رمزنگاری در حضور مهاجمی فعالی با توانایی دستکاری رشته بیت تصادفی سامانه بررسی شده است. در این مقاله حمله دستکاری با احتمال 2^p معرفی شده است که در ادامه به اختصار بیان می‌شود. برای بررسی جزئیات بیشتر به [۹] مراجعه کنید.

ابتدا منبع تصادفی سانتا-وزیرانی^{۱۵} را تعریف می‌کنیم [۲۲].

متغیر تصادفی $X = (X_1; \dots; X_n)$ با $X_i \in \{0, 1\}$ یک منبع تصادفی سانتا-وزیرانی SV از مرتبه δ است، اگر برای هر $i \in [n]$ و $(x_1, \dots, x_i) \in \{0, 1\}^i$ رابطه زیر برقرار باشد:

$$\delta \leq \Pr[X_i = x_i | X_1 = x_1, \dots, X_{i-1} = x_{i-1}] \leq 1 - \delta.$$

در حمله دستکاری با احتمال p مهاجم هر بیت x_i را با احتمال p می‌تواند دستکاری کند و در غیر این صورت هیچ نوع دستکاری انجام نمی‌دهد. برای انجام دستکاری، مهاجم با علم بر مقادیر بیت‌های قبلی $\{x_1, x_2, \dots, x_{i-1}\}$ مقدار x_i را تغییر می‌دهد.

توضیح: متغیر تصادفی حاصل از اعمال حمله دستکاری با احتمال p روی یک منبع تصادفی یکنواخت یک منبع تصادفی سانتا-وزیرانی با مشخصه $\frac{1-p}{2}$ است.

حمله دستکاری با احتمال p می‌تواند با مزیت از مرتبه $O(p)$ برای سامانه‌های زیر تمایزپذیری را انجام بدهد:

- سامانه‌های رمزگذاری متقارن و نامتقارن با امنیت تمایزناپذیری CPA
- ویژگی هیچ‌آگاهی هر الگوریتم هیچ‌آگاهی
- ویژگی نهان‌سازی سامانه‌های تعهد^{۱۶}

در بالا برخی از نتایج منفی حمله دستکاری با احتمال p را بیان کردیم و در ادامه نیز چند نتیجه مثبت را بیان خواهیم کرد:

با فرض وجود مهاجمی با توانایی حمله دستکاری با احتمال p و با فرض وجود تابع یک‌طرفه، امکان مقاوم کردن هر نوع سامانه امضای دیجیتال و سامانه‌های شناسایی^{۱۷} در برابر این نوع از حمله وجود دارد. به منظور مقاوم‌سازی سامانه امضای دیجیتال در برابر حمله فوق‌الذکر از یک تابع شبه تصادفی با هسته^{۱۸} اولیه کوچک استفاده می‌شود که این تابع شبه تصادفی جایگزین رشته بیت تصادفی مورد استفاده در سامانه امضای دیجیتال می‌شود. در این مقاله از نوعی روش تحلیل فوریه^{۱۹} برای محاسبه توزیع خروجی توابع محدود با ورودی دستکاری شده با احتمال p استفاده می‌شود.

۳- روش‌های مقابله با دستکاری

برای مقابله با مهاجم با توانایی دستکاری سامانه رمزنگاری در مقالات دو راه‌کار عمده پیشنهاد شده است:

- استفاده از روش‌های کلیددار
- استفاده از روش‌های بدون کلید

در روش‌های نیازمند کلید، فرض می‌شود که یک مشخصه یا کلید مخفی و غیرقابل دستکاری در سامانه وجود دارد و با استفاده از این کلید سایر بخش‌های سامانه رمزنگاری را در برابر حمله دستکاری مقاوم می‌کنند. در [۱۱] با فرض وجود چنین کلیدی، کامپایلری معرفی شده است که می‌تواند سامانه S را به سامانه معادل S' تبدیل کند که این دو سامانه از لحاظ کارکرد معادل یکدیگر و از لحاظ امنیت، سامانه دومی در برابر حملات دستکاری نیز

می‌کند. به این نوع سامانه کدگذاری، کدهای چکش‌ناپذیر تفکیک‌شده از مرتبه t می‌گویند. پرکاربردترین کدگذاری استفاده شده در مقالات این حوزه، استفاده از روش تفکیک‌شده از مرتبه 2 است.

۴- تعریف چکش‌ناپذیری

تعاریف مختلفی برای چکش‌ناپذیری در مقالات موجود است که در این بخش چکش‌ناپذیری قوی و پیوسته توضیح داده خواهند شد.

چکش‌ناپذیری قوی با آزمایش $(n)_{SNM(A,T)}$ نشان داده می‌شود که در این نماد A مهاجم و T خانواده ماشین‌های تورینگ است که مهاجم مجاز به دستکاری با استفاده از یکی از این ماشین‌های تورینگ است. آزمایش $(n)_{SNM(A,T)}$ به شرح زیر تعریف می‌شود [۱۲]:

تعریف: آزمایش تمایزناپذیری $(n)_{SNM(A,T)}$

۱. الگوریتم $Init(1^n)$ اجرا می‌شود تا مشخصه‌های عمومی Ω تولید شود.

۲. مهاجم A با گرفتن Ω زوج پیام m_0, m_1 را انتخاب و منتشر می‌کند.

۳. بیت تصادفی $b \in \{0,1\}$ انتخاب می‌شود و مقدار $(x_0, x_1) \leftarrow Enc(m_b)$ محاسبه می‌شود.

۴. مهاجم ماشین تورینگ‌های $T_0 \in T, T_1 \in T$ را انتخاب و به عنوان پرسمان دستکاری سؤال می‌کند. (دقت کنید که مهاجم حق تنها یک پرسمان دستکاری را دارد).

a. مقادیر $x'_0 := T_0(x_0), x'_1 := T_1(x_1)$ و $x' := Dec(x'_0, x'_1)$ محاسبه می‌شوند.

b. اگر $(x_0, x_1) = (x'_0, x'_1)$ باشد، مهاجم مقدار $same^*$ را دریافت می‌کند و در غیر این صورت مقدار x' به مهاجم داده می‌شود.

۵. مهاجم A بیت $b' \in \{0,1\}$ را به عنوان خروجی منتشر می‌کند. خروجی آزمایش 1 است اگر $b' = b$ و در غیر این صورت خروجی آزمایش 0 است.

سامانه کدگذاری $\Pi = (Init, Enc, Dec, \kappa, \ell)$ دارای امنیت چکش‌ناپذیری قوی است اگر و فقط اگر برای تمام مهاجمین مانند A تابع ناچیزی مانند $negl$ موجود باشد به طوری که،

$$\Pr[SNM_{(A,T)}(n) = 1] \leq \frac{1}{2} + negl(n).$$

اگر مهاجم این آزمایش مهاجم احتمالاتی و چندجمله‌ای باشد در این صورت تعریف بالا یک مهاجم محاسباتی را در نظر می‌گیرد و اگر مهاجم مورد نظر مهاجم نامحدود باشد تعریف بالا مهاجم تئوری اطلاعاتی را دربر خواهد گرفت.

در چکش‌ناپذیری پیوسته مهاجم توانایی اعمال q پرسمان دستکاری را دارد و تعریف امنیتی چکش‌ناپذیری پیوسته شبیه تعریف بالا است و تنها به مهاجم اجازه q دستکاری داده می‌شود. این تعریف با نماد $CNM_{A,T,q}(n)$ نشان داده می‌شود که در آن A مهاجم و T خانواده مجاز دستکاری q حد بالای پرسمان دستکاری و تابعی چندجمله‌ای از مشخصه امنیتی n است [۲۳].

مقاوم است. این کامپایلر با استفاده از کلید مخفی خود، از حالت داخلی سامانه، یک امضای دیجیتال تولید می‌کند و اگر مهاجمی بتواند حالت داخلی سامانه را تغییر دهد، در این صورت با توجه به امنیت امضای دیجیتال این دستکاری قابل شناسایی خواهد بود. البته باید دقت کرد که پیش‌فرض وجود مشخصه مخفی و غیرقابل دستکاری، فرض سنگینی است و به این دلیل این روش خیلی مورد استقبال قرار نگرفته است.

استفاده از روش‌های بدون کلید، یعنی بدون پیش‌فرض وجود مشخصه مخفی و غیرقابل دستکاری، از دید جامعه تحقیقاتی بسیار جذابتر است. در این دسته از روش‌های مقابله با دستکاری، استفاده از کدهای چکش‌ناپذیر پیشنه‌ها شده است که اکثریت پژوهش‌های در این حوزه را شامل می‌شود. در بخش بعدی این نوع از کدها بررسی خواهند شد.

۱-۳- کدهای چکش‌ناپذیر

یک سامانه کدگذاری در حالت کلی با نماد $\Pi = (Init, Enc, Dec, \kappa, \ell)$ نشان داده می‌شود و به شرح زیر بیان می‌شود:

Init: ماشین تورینگ غیریکنواخت احتمالاتی و زمان چندجمله‌ای است که مشخصه‌ها و اطلاعات عمومی لازم را تولید و مقادیر اولیه را مقداره می‌کند.

Enc: کدگذار Enc ماشین تورینگ غیریکنواخت احتمالاتی و زمان چندجمله‌ای است که با گرفتن $s \in \{0,1\}^k$ مقدار $x \in \{0,1\}^\ell$ را تولید می‌کند. مقدار x را کلمه کد نامند.

Dec: کدگشای Dec ماشین تورینگ غیریکنواخت احتمالاتی و زمان چندجمله‌ای است که با گرفتن $x \in \{0,1\}^\ell$ مقدار $s \in \{0,1\}^k$ یا \perp را منتشر می‌کند به طوری که،

$$\forall s \in \{0,1\}^k, \Pr[Dec(Enc(s)) = s] = 1.$$

احتمال مذکور بر روی رشته‌بیت تصادفی مورد استفاده در الگوریتم Enc انجام می‌شود.

در تعریف بالا سمبل ویژه \perp نشان‌دهنده‌ی خطایی در عملیات کدگشایی است.

به صورت شهودی یک طرح کدگذاری چکش‌ناپذیر نامیده می‌شود؛ اگر کدگشایی هر کلمه کد دستکاری شده (تغییر یافته تو سط مهاجم) به کلمه کد اصلی یا به کلمه کد کاملاً نامرتب و متفاوتی تبدیل شود. یعنی اگر مهاجمی کلمه کدی را دستکاری کند، پیام حاصل بعد از کدگشایی همان متن اولیه و یا پیامی کاملاً مستقل و نامرتب از متن اولیه باشد [۱۰].

اگر مهاجم مجاز به انتخاب تمامی الگوریتم‌های PPT برای دستکاری باشد به سادگی می‌توان نشان داد که هیچ ساختار کدگذاری امنی وجود نخواهد داشت، زیرا مهاجم می‌تواند با انتخاب الگوریتم دستکاری معادل با الگوریتم کدگشایی را روی کلمه کد اعمال و پیام اولیه را به دست آورد و سپس دوباره این پیام را کدگذاری کند و امنیت سامانه را نقض کند. به این ترتیب می‌توان دید که در حضور مهاجمی با دسترسی به تمامی الگوریتم‌های PPT با تعریف بالا امکان ایجاد هیچ ساختار چکش‌ناپذیر امنی نیست و باید مجموعه الگوریتم‌های مجاز دستکاری را محدود کرد. روش مورد پسند در مقالات استفاده از کدهای تفکیک‌شده است. در این حالت فرض می‌شود کلمه کد خروجی الگوریتم کدگذاری از t قسمت تشکیل شده است و مهاجم هر قسمت را مستقل از سایر قسمت‌ها و بدون دانستن مقدار قسمت‌های دیگر دستکاری

در تعاریف بالا اگر مهاجم دسترسی به اطلاعات ناشی از سهم های کلمه کد را نیز داشته باشد با تعریف چکش ناپذیری نشت تاب قوی و پیوسته مواجه خواهیم بود که به ترتیب با نمادهای $\text{SNMLR}_{(A, \ell, T)}(n)$ و $\text{CNMLR}_{A, \ell, T, q}(n)$ نشان داده خواهند شد. در این نمادها منظور از ℓ حد بالای اطلاعات ناشی است. در حالت وجود نشت فرض می شود که پیشگوهای ناشی مانند $O^\ell(x_0)$ و $O^\ell(x_1)$ وجود دارد که مهاجم با پرسمان الگوریتم های PPT می تواند تا ℓ بیت اطلاعات از سهم های x_0, x_1 به دست آورد.

۵- سامانه کدگذاری FMNV

اولین ساختار کدگذاری چکش ناپذیر پیوسته نشت تاب در [۲۳] معرفی شده است. این ساختار در این گزارش با اختصار اختار FMNV نامیده می شود که مخفف حروف اول نام نویسندگان هست.

تعریف: ساختار FMNV

ساختار کدگذاری $\Pi = (\text{Init}, \text{Enc}, \text{Dec})$ بر اساس طرح انبار نشت تاب قوی SLRS و تابع چکیده ساز برخوردتاب و یک اثبات هیچ آگاهی غیرتعاملی مقاوم برچسبدار در مدل CRS بیان می شود. خانواده توابع چکیده ساز به شکل $\mathcal{H} = \{H: \{0,1\}^n \rightarrow \{0,1\}^k\}$ و اثبات هیچ آگاهی مقاوم برای زبان $L_{t, \mathcal{H}} = \{h: \exists s. t. h = H_t(s)\}$ به شکل $\Pi' = (\text{Init}_{\text{NIZK}}, P, V, \text{Sim}_1, \text{Sim}_2, \text{Extract})$ تعریف می شود [۲۴]. اگر $\Pi'' = (\text{LRS}, \text{LRS}^{-1})$ طرح انبار نشت تاب قوی از مرتبه ℓ' و q حد بالای تعداد سؤال و جواب مهاجم از پیشگوی دستکاری باشد، در این صورت سامانه کدگذاری FMNV به شکل چندتایی $\Pi = (\text{Init}, \text{Enc}, \text{Dec})$ نمایش داده می شود و در ادامه نیز شرح داده می شود.

توضیح: سامانه کدگذاری انبار نشت تاب LRS، یک سامانه کدگذاری تفکیک شده از مرتبه 2 با امنیت نشت تاب است. مهاجم این سامانه، مهاجم غیرفعال است که تنها به اطلاعات ناشی از سهم های کلمه کد دسترسی دارد [۲۵].

• $\text{Init}(1^n)$

این الگوریتم به صورت یکنواخت $t \leftarrow \{0,1\}^k$ را انتخاب و $\Omega \leftarrow \text{Init}_{\text{NIZK}}$ را اجرا می کند.

• $\text{Enc}(\Omega, x)$

۱- مهاجم ابتدا مقدار $(s_0, s_1) \leftarrow \text{LRS}(x)$ را تشکیل می دهد و سپس عبارت های $h_0 = H_t(s_0)$ و $h_1 = H_t(s_1)$ را انتها با استفاده از الگوریتم اثبات هیچ آگاهی دو مقدار $\pi_0 = P^{\lambda_0}(\Omega, h_0, s_0)$ و $\pi_1 = P^{\lambda_1}(\Omega, h_1, s_1)$ محاسبه می کند.

۲- دو سهم کلمه کد به شکل زیر محاسبه می شوند.

$$X_0 = (s_0, h_1, \pi_0, \pi_1)$$

$$X_1 = (s_1, h_0, \pi_0, \pi_1)$$

• $\text{Dec}(X_0, X_1)$

۱- سهم X_b برای $b \in \{0,1\}$ به شکل $(s_b, h_{1-b}, \pi_0, \pi_1)$ تجزیه می شود.

۲- واری های محلی

صحت اثبات های هیچ آگاهی به شکل $V^{\lambda_0}(\Omega, h_1, \pi_1)$ و $V^{\lambda_1}(\Omega, h_0, \pi_0)$ بررسی می شود.

۳- واری های تقاطعی

صحت عبارت های $h_0 = H_t(s_0)$ و $h_1 = H_t(s_1)$ برای π_0, π_1 در دو سهم دریافتی انجام می شود.

۴- اگر هر کدام از واری ها بالا صادق نباشد، مقدار ۱ برگردانده می شود و در غیر این صورت اگر تمام واری ها صادق باشند مقدار $\text{LRS}^{-1}(s_0, s_1)$ به عنوان خروجی برگردانده می شود.

سامانه کدگذاری پیشنهادی FMNV به دلیل برخوردتابی تابع چکیده ساز و امنیت سامانه اثبات هیچ آگاهی مقاوم، در برابر حملات دستکاری مقاوم است. به طور مثال اگر مهاجمی بخواهد اثبات π_0 را به اثبات π'_0 تغییر دهد باید در سهم دوم کلمه کد بدون دانستن شاهد یعنی s_0 اثباتی معتبر را تولید کند که امری دشوار است. اثبات کامل امنیت این سامانه در [۲۳] موجود است.

۶- نتیجه

سامانه های کدگذاری دارای کاربردهایی در ابزارهای نیازمند به ویژگی ضد دستکاری برای محافظت از حافظه و سخت افزار سامانه در برابر حملات دستکاری هستند. در این گونه از ابزارها، استفاده از کدهای چکش ناپذیر یک نوع محافظت الگوریتمی و نرم افزاری هست. در حال حاضر اکثر روش های محافظت در برابر دستکاری مبتنی بر محافظت سخت افزاری هست ولی با استفاده از کدهای چکش ناپذیر امکان محافظت نرم افزاری نیز فراهم می شود. با توجه به وجود پیش فرض استقلال دستکاری در سهم های مختلف کلمه کد تولید شده در سامانه های کدگذاری تفکیک شده، بهتر است استفاده از این نوع سامانه های کدگذاری به عنوان یک لایه امنیتی اضافی به ساختار دفاع در عمق افزوده می شود.

مراجع

- [1] مرتضوی، سید امیر، طراحی سامانه های کدگذاری نشت تاب و مقاوم در برابر دستکاری با امنیت اثبات پذیر، رساله دکتری، دانشگاه صنعتی شریف، تهران، ایران، ۱۳۹۷.
- [2] Whitfield Diffie and Martin Hellman. New directions in cryptography. IEEE transactions on Information Theory, 22(6):644–654, 1976.
- [3] Paul C Kocher. Timing attacks on implementations of diffie-hellman, rsa, dss, and other systems. In Annual International Cryptology Conference, pages 104–113. Springer, 1996.
- [4] Paul Kocher, Joshua Jaffe, and Benjamin Jun. Differential power analysis. In Advances in cryptography—CRYPTO'99, pages 789–789. Springer, 1999.
- [5] Yuval Ishai, Amit Sahai, and David Wagner. Private circuits: Securing hardware against probing attacks. In Annual International Cryptology Conference, pages 463–481. Springer, 2003.
- [6] Silvio Micali and Leonid Reyzin. Physically observable cryptography. In Theory of Cryptography Conference, pages 278–296. Springer, 2004.
- [7] Stefan Dziembowski and Krzysztof Pietrzak. Leakage-resilient cryptography. In Foundations of Computer

- [17] Shashank Agrawal, Divya Gupta, Hemanta K Maji, Omkant Pandey, and Manoj Prabhakaran. Explicit non-malleable codes against bit-wise tampering and permutations. In Annual Cryptology Conference, pages 538–557. Springer, 2015.
- [18] Divesh Aggarwal, Yevgeniy Dodis, Tomasz Kazana, and Maciej Obremski. Nonmalleable reductions and applications. In Proceedings of the forty-seventh annual ACM symposium on Theory of computing, pages 459–468. ACM, 2015.
- [19] Mihir Bellare and Phillip Rogaway. The exact security of digital signatures-how to sign with rsa and rabin. In International Conference on the Theory and Applications of Cryptographic Techniques, pages 399–416. Springer, 1996.
- [20] Jonathan Katz and Yehuda Lindell. Introduction to modern cryptography. CRC press, 2014.
- [21] Dan Boneh, Richard DeMillo, and Richard Lipton. On the importance of checking cryptographic protocols for faults. In Advances in Cryptology—EUROCRYPT’97, pages 37–51. Springer, 1997.
- [22] MS Satha and UV Vazirani. Generating quasi-random sequences from semi-random sources. Journal of Computer and System Science, 33:75–87, 1986.
- [23] Sebastian Faust, Pratyay Mukherjee, Jesper Buus Nielsen, and Daniele Venturi. Continuous non-malleable codes. In TCC, volume 8349, pages 465–488, 2014.
- [24] Alfredo De Santis, Giovanni Di Crescenzo, Rafail Ostrovsky, Giuseppe Persiano, and Amit Sahai. Robust non-interactive zero knowledge. In Crypto, volume 1, pages 566–598. Springer, 2001.
- [25] Francesco Davi, Stefan Dziembowski, and Daniele Venturi. Leakage-resilient storage. In SCN, volume 6280, pages 121–137. Springer, 2010.
- Science, 2008. FOCS’08. IEEE 49th Annual IEEE Symposium on, pages 293–302. IEEE, 2008.
- [8] Moni Naor and Gil Segev. Public-key cryptosystems resilient to key leakage. SIAM Journal on Computing, 41(4):772–814, 2012.
- [9] Per Austrin, Kai-Min Chung, Mohammad Mahmoody, Rafael Pass, and Karn Seth. On the impossibility of cryptography with tamperable randomness. In International Cryptology Conference, pages 462–479. Springer, 2014.
- [10] Stefan Dziembowski, Krzysztof Pietrzak, and Daniel Wichs. Non-malleable codes. In ICS, pages 434–452, 2010.
- [11] Rosario Gennaro, Anna Lysyanskaya, Tal Malkin, Silvio Micali, and Tal Rabin. Algorithmic tamper-proof (atp) security: Theoretical foundations for security against hardware tampering. In TCC, volume 2951, pages 258–277. Springer, 2004.
- [12] Feng-Hao Liu and Anna Lysyanskaya. Tamper and leakage resilience in the split-state model. Advances in Cryptology—CRYPTO 2012, pages 517–532, 2012.
- [13] Seung Geol Choi, Aggelos Kiayias, and Tal Malkin. Bitr: Built-in tamper resilience. In International Conference on the Theory and Application of Cryptology and Information Security, pages 740–758. Springer, 2011.
- [14] Divesh Aggarwal, Shashank Agrawal, Divya Gupta, Hemanta K Maji, Omkant Pandey, and Manoj Prabhakaran. Optimal computational split-state non-malleable codes. In Theory of Cryptography Conference, pages 393–417. Springer, 2016.
- [15] Sebastian Faust, Pratyay Mukherjee, Daniele Venturi, and Daniel Wichs. Efficient non-malleable codes and key derivation for poly-size tampering circuits. IEEE Transactions on Information Theory, 62(12):7179–7194, 2016.
- [16] Stefan Dziembowski, Tomasz Kazana, and Maciej Obremski. Non-malleable codes from two-source extractors. In Advances in Cryptology—CRYPTO 2013, pages 239–257. Springer, 2013.

زیر نویس ها

¹ Santha-Vazirani	5
¹ commitment scheme	6
¹ identification system	7
¹ seed	8
¹ Fourier analytic	9
² non-malleable	0
² codeword	1
² split-state	2
² strong non-malleability	3
² continuous non-malleability	4
² strong leakage resilient storage	5
² robust Non-interactive zero knowledge ⁶ with label	7
² defense in depth	7

¹ tamper-resilient cryptography	
² Self-destruction	
³ non interactive zero knowledge	
⁴ two split-state	
⁵ bit-wise	
⁶ block-wise	
⁷ one-way	
⁸ information-theoretic	
⁹ tampering	
¹ related-key attack	0
¹ fault injection	1
¹ tamper-resilient cryptography	2
¹ Chinese Remainder Theorem	3
¹ p-tampering	4